

VORSTELLUNG

Dies ist ein kleines aber sehr motiviertes Team von 4 Ingenieuren mit Universitäts Diplom (5 Jahre) im Bereich der Elektronik/Software/Telekommunikation, mit extrem hohen Zusammenarbeits- und Symbiose-Fähigkeiten. Es führt die erfinderische Kraft des Gründers der KulzerTEC (★1985), Dipl. Ing. Franz Kulzer, täglich weiter. Dessen Stärke liegt in der erfinderischen Kraft, kritische/innovative/patentierbare Lösungen für Kunden mit scheinbar unlösbaren Problemen, dennoch zu finden. Extrem hohe Kreativität, Arbeitskapazität, Widerstandsfähigkeit, lean Software und Hardware Entwicklung runden unser Profil ab. Alles was mit Mikrocontroller, analoger/digitaler Schaltungstechnik und Embedded Software in anspruchsvollen Bereichen zu tun hat, ist unser professionelles *Milieu* seit fast 20 Jahren.

Dieses Team sieht sich selbst als durch extrem hohe Lernfähigkeit und Willigkeit auszeichnend. Wir sind auch extrem anpassungsfähig an neuen Situationen, expansiv, flexibel, enthusiastisch und bei persönlichen Kontakten unkompliziert.

Unsere Webseite (www.kulzertec.com) zeigt die kombinierten Stärken dieses Teams (einige Beispiele unten):

- Programmieren und optimieren von Software für diverse Mikrocontroller (MSP430/IAR, OKI, 6805, 8051, C167, ARC, PIC, 8051, usw.) auf beiden "C" (inkl. "MISRA") und Assembly Ebenen; Toolketten Setup und Fehlerbeseitigung.
- Windows Programmierung unter .NET, WPF, C/C++/C#/VisualBasic und Matlab Simulink (inkl. GUIs).
- Scripting Programmierung mit VBA für Office, Windows PowerShell, Linux Bash and Python.
- Entwicklung/Optimierung in Embedded O.S. (LINUX, VxWorks, FreeRTOS) Treiber und andere Softwarekomponenten.
- Automotive: Motronic, Chassis/Motor, Funktionsentwicklung in ASCET-SD und Matlab Simulink, Applikation, Sensorik, Aktuatorik, Lambda/Oxygen-Sensors, Klopfen, Datalogging, Displays, ECU Echtzeit Betriebssysteme, usw.
- FPGA/SOC Logic/Video Entwicklung mit VHDL für XILINX (ZYNQ, etc.) und ALTERA.
- Schaltplan und Leiterplatten Erstellung mit Protel/Altium Designer.
- Serielle Kommunikationsschnittstellen wie z.B. SPI, RS232, I2C, CAN, KWP2000, Bluetooth, TCP/IP, usw., sowie Entwicklung mit USB 1.1 und USB 2.0 (mit FTDI und Cypress Chips).
- Entwicklung, Implementierung, Simulation und Testen/Fehlersuche von komplexen analogen and digitalen Schaltungen.
- Quellcode Größen-/Geschwindigkeits-Optimierungen, zeitkritisches und schwieriges Debugging/Troubleshooting, Bugfixing, Sourcen *Embellishment*, Bootloaders auf Assembly/Hardware Ebenen und viele andere Sonderthemen.
- Chip/ASIC Charakterisierung, Verifizierung, Validierung und Hardware Debugging für Sensoren und DC-DC Konverter.
- µCode Entwicklung, Optimierung, Fehlersuche im komplexen SC900/MC33816 hochspannungs Freescale Einspritz Chip.
- Alle Arten von low-level Hardwarenahe Firmware/Software/Treiber/Bootloader Entwicklung und Fehlersuche
- Fortgeschrittene Hardware und Software Tools in unseren Laboren, inklusive: Compiler, Multimeter, Oszilloskope (e.g. MSO5402), Frequenzgeneratoren, Network Analyzer (z.B. BODE100), serielle Protokollanalytoren, lötl/rework µ-Wellen/Heißluft Stationen (bis hinunter auf 0402 und BGA 400µm pitch), usw.

Im Fall dass Sie spezielle Hilfe und/oder raffinierte Lösungen für schwierige technische Probleme oder komplexe Projektbarrieren brauchen, haben Sie das richtige Team gefunden! Unser breites Know-How und interne Synergien erlaubt es uns interessante Lösungen für Sie umzusetzen. **Melden Sie uns die ProblemDetails, Wir können dann intelligente Einfachheit in eine maßgeschneiderte Lösung integrieren!**

Wir nehmen alle Arten von Consulting-/Entwicklungs-Aufgaben. Homeoffice Möglichkeiten werden bevorzugt, mit Reisebereitschaft und vor-Ort Arbeit (bis zu 50%, Ausnahmen verhandelbar). Kompetitive Stundensätze variieren je nach Einsatz Art/Länge in folgende Situationen: Homeoffice (eine typische €/Std. Basis plus Reisekosten separat) oder vor Ort all-inklusive (abhängig). Wir arbeiten erfolgreich im HO für mehrere große Firmen sogar nach einer kurzen Einarbeitung.

Mit hoch-vertraulicher Software, Hardware, IPs, NDAs, sowie dazu gehöriger Dokumentation, und mit den üblichen Sicherheitsmaßnahmen (Verschlüsselung/PGP/RSA-SecurID) umzugehen, gehen wir täglich um.

Beste Grüße und Danke dass Sie uns näher kennenlernen möchten!

Dipl.-Ing.(Uni) Pedro Kulzer, PhD (CEO), Dipl.-Ing.(Uni) Paulo Martins, Dipl.-Ing.(Uni) Filipe Teixeira und Dipl.-Ing.(Uni) Nelson Bernardino
(PS: Paulo hat bei Texas Instruments einen Preis für Besten Tester Ingenieur erteilt bekommen – mehr unter www.kulzertec.com)

PS: Pedro Kulzer kommt aus dem Automobil Bereich Elektronik und Software, war 4 Jahre bei Bosch Motorsport (Stuttgart, Germany) tätig, weiterhin aktiv mit der Zulieferung von stets sehr hoch-qualitativer komplexer embedded Software für diverse CPU/FPGA basierende motronic Steuergeräte dieser Abteilung.

T: +351-256818182

M: +351-919386823

E: pk@kulzertec.com / pkulzer@gmx.de

W: www.kulzertec.com